Université de Limoges IUT GIM : UE2 AII1

AUTOMATIQUE ET INFORMATIQUE INDUSTRIELLE 1

ELECTRONIQUE DES CIRCUITS LOGIQUES

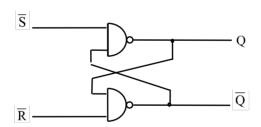
TD 5: FONCTIONS SEQUENTIELLES SIMPLES

Objectifs:

- Savoir analyser le fonctionnement de circuits séquentiels élémentaires.

Exercice 1: Bascule RS.

Une bascule est réalisée avec 2 portes NAND.



1 - Vérifier la table de vérité suivante :

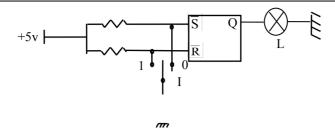
R	\overline{S}	Q _{n+1}	\overline{Q}_{n+1}
0	0	1	1
0	1	0	1
1	0	1	0
1	1	Q_n	$\overline{\mathbf{Q}}_{\mathbf{n}}$

Exercice 2: Circuit anti-rebond.

En électronique, il est très courant de rencontrer le phénomène suivant : lors de la manœuvre de l'interrupteur mécanique I celui-çi vient au contact du plot 1 ou du plot 0 puis rebondit pour se placer dans une position intermédiaire. L'un des dispositifs pour remédier à se défaut est d'utiliser un circuit de type bascule.

Fichier: All1-ECL-TD-5.docx

Université de Limoges IUT GIM : UE2 AII1



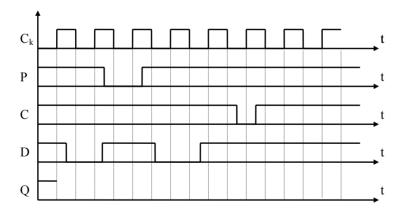
- 1 Vérifier le bon fonctionnement du circuit lorsque l'interrupteur mécanique ne rebondit pas.
- 2 Vérifier le bon fonctionnement du circuit lorsque l'interrupteur mécanique rebondit

Exercice 3: Bascule D.

On considère la bascule ci-dessous :



- 1 Rappeler le rôle et les caractéristiques de chacune des Entrées et Sorties de ce type de bascule. (Fonction, synchronisation, niveau logique actif,...).
- 2 Rappeler la table de vérité de la bascule D.
- 3 Compléter le chronogramme suivant :



Fichier: All1-ECL-TD-5.docx